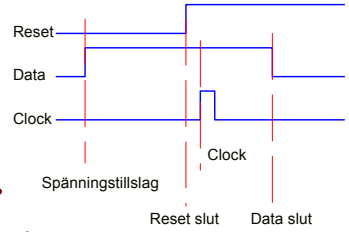


Avkodat bitmönster är 101110111000 = 3000 decimalt. 50Hz x 60s = 3000

Vid spänningstillslag laddas en 1'a i första första steget i både minut och tim registret. För att åstadkomma detta så skickas en momentant låg resetsignal till alla register på pinne 9 och även till Nand grunden för att blockera eventuella clockpulser på pinne 8 i minut och tim registerna. Samtidigt så sätts data ingångarna till en 1'a på både tim och minut registerna på pinne 1. En positiv clockpuls på pinne 8 genereras i slutet av resetsignalen vilket laddar en 1'a till första steget i minutregistret. Den positiva flanken på pinne 3 i första utgångssteget klockar fram timmarna som sedan klockas var 12'e minut.



Minut register

Tim register

Title		Led klocka	
Size	Number	Revision	
B		1A	
Date:	77-5-2010	Sheet of	
File:			

